PATENT ABSTRACTS OF JAPAN

(11)Publication number:

07-006567

(43) Date of publication of application: 10.01.1995

(51)Int.CI.

G11B 27/034 G11B 7/00

G11B 20/10

(21)Application number : 06-038809

(71)Applicant: SONY CORP

(22) Date of filing:

09.03.1994

(72)Inventor: KISHI YOSHIO

NOGUCHI MASAHITO **FUJIKURA HIROYUKI** NOSHIRO TERUFUMI

(30)Priority

Priority number: 05 76328

Priority date: 09.03.1993

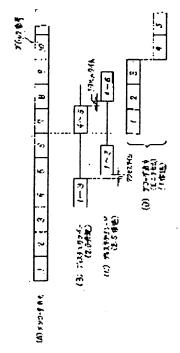
Priority country: JP

(54) DISK RECORDING/REPRODUCING DEVICE

(57) Abstract:

PURPOSE: To enable synchronizing reproducing and synchronizing recording with a single optical pickup by respectively providing buffer memories for either recording or reproducing on recording and reproducing systems, and recording and reproducing the data at a speed higher than an input data speed through a disk.

CONSTITUTION: The input data of block numbers 1-10, etc., of an encoder output are inputted to an FIFO memory of a buffer for recording at a prescribed speed, and are read out at the speed of 2.5 times, etc., the input data speed, and the block data of the numbers 1-3, 4-6, etc., are recorded on the disk. At this time, the position of the optical



pickup is controlled, and the recording data, etc., of the numbers 1-3, etc., are read out in the intermediate of the recording data of the numbers 1-3, 4-6, etc., to be written in the FIFO of the buffer for reproducing, and the recording data are read out at the input data speed. Thus, the synchronizing recording and the synchronizing reproducing are performed simultaneously by using the single optical pickup.

LEGAL STATUS

[Date of request for examination]

15.02.2001

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

Citation (=)

(19)日本国特許庁 (JP)

(12)公開特許公報 (A)

(11)特許出願公開番号

特開平7-6567

(43)公開日 平成7年(1995)1月10日

(51) Int. Cl. ⁶ G11B 27/034	識別記号	庁内整理番号	FI	F I 技術表示箇所			
7/00	۵	9464-5D					
20/10	•	7736-5D					
	•	8224-5D	G11B 27/02	2 K			
			審査請求	: 未請求 請求項の数6 OL (全29頁)			
(21)出願番号	特願平6-38809		(71)出願人	000002185			
				ソニー株式会社			
(22)出願日	22)出願日 平成6年(1994)3月9日		東京都品川区北品川6丁目7番35号				
			(72)発明者	岸、義雄			
(31)優先権主張番号	特願平5-76328			東京都品川区北品川6丁目7番35号 ソニ			
(32)優先日	平5(1993)3月9日	∃		一株式会社内			
(33)優先権主張国	日本(JP)		(72)発明者	野口 雅人			
•				東京都品川区北品川6丁目7番35号 ソニ			
				一株式会社内			
			(72)発明者	藤倉 宏幸			
				東京都品川区北品川6丁目7番35号 ソニ			
				一株式会社内			
			(74)代理人	弁理士 山口 邦夫 (外1名)			
,				最終頁に続く			

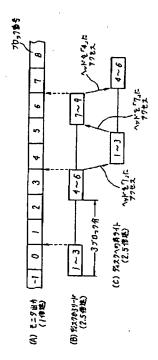
(54) 【発明の名称】ディスク記録再生装置

(57) 【要約】

【目的】単一の光ピックアップ装置を使用して同期再 生、同期記録を実現する。

【構成】書き込み可能なディスクに対し、このディスクを挟んで光ピックアップ装置とデータ書き込み用のヘッドが対峙するように配されたディスクを含む記録再生処理系を有し、この記録再生処理系には記録用と再生用のバッファメモリが設けられ、入力速度よりも早い速度でディスクにライトされたデータが再生され(同図B)、この再生データを通常速度でモニタすると共に(同図A)、光ピックアップ装置を元に戻しこれを移動させる。そして再生データに同期させながら、直前に再生したデータの一部を別のデータに置き換えるべく、同期再生と同時に同期記録する(同図C)。これで同期再生、同期記録であるシンクレック機能を単一の光ピックアップ装置を用いて実現できる。

シンクレックの 説明



1

【特許請求の範囲】

【請求項1】 書き込み可能なディスクに対し、このデ ィスクを挟んで光ピックアップ系とデータ書き込み用の ヘッドが対峙するように配されたディスクを含む記録再 生処理系を有し、

この記録再生処理系には記録用と再生用のバッファメモ リが設けられ、

信号の入力速度よりも早い速度で上記ディスクに書き込 まれたデータが再生され、この再生データに同期しなが ら、直前に再生したデータの一部を別のデータに置き換 10 えるべく、同期再生と同時に同期記録するシンクレック を行なうようにしたことを特徴とするディスク記録再生 装置。

【請求項2】 上記入力データはマスタディスク生成用 の原音であることを特徴とする請求項1記載のディスク 記録再生装置。

【請求項3】 上記データ書き込み後のディスクはディ スクカッティング用のマスタディスクとして使用される ことを特徴とする請求項1記載のディスク記録再生装 置。

【請求項4】 上記バッファメモリとしてはFIFOタ イプのメモリが使用されたことを特徴とする請求項1記 載のディスク記録再生装置。

【請求項5】 上記ディスクへのデータ書き込み速度は 上記バッファメモリにデータが書き込まれる速度のほぼ 2. 5倍以上に選定されたことを特徴とする請求項1記 載のディスク記録再生装置。

【請求項6】 シンクレック時は上記光ピックアップ系 は現に1倍速で再生されている記録データの先頭位置に ク記録再生装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】この発明は、レコーディングスタ ジオで使用される、いわゆるマスタレコーダや音楽ディ スク製造工場で多数のコンパクトディスクCDやミニデ ィスクMDなどを製造するときに使用される原盤を製造 するグラスマスタリング装置などに適用して好適なディ スク記録再生装置、特に同期再生、同期記録するシンク レック機能を採用したデータ記録再生装置に関する。

[0002]

【従来の技術】音楽ディスク製造工場で多数のコンパク トディスクCDやミニディスクMDなどを製造するとき には、その原盤であるカッティングマスタ用の記録媒体 を用意する必要がある。この記録媒体は通常磁気テープ が使用される。図37はこの原盤を作成する場合に使用 される従来のグラスマスタリング装置10の要部の系統 図である。

【0003】図37において、11は大本の音楽信号が 記録されているマルチチャネルテープレコーダであっ

て、通常は固定ヘッドタイプのディジタルマルチレコー ダが使用され、音楽信号が記録された原音テープが作成 される。原音テープはマルチチャネルで記録されたもの であるから、オーディオミキサ12を用いて2チャネル にミックスダウンされ、その後マスタレコーダ13にお いて2チャネル信号として記録される。

【0004】マスタテープはさらに編集装置14に供給 されてカッティングすべきディスクなどの種類に応じた フォーマットに変換するための必要な編集処理が施され て、最終的なカッティング用のマスタテープが作成さ れ、このマスタテープを使用して各ディスク製造工場で は対応するディスク (CD, MDなど) さらにはカセッ トテープの生産が行われることになる。

[0005]

40

【発明が解決しようとする課題】ところで、近年の音楽 用ディスクの普及に伴いその原盤にあっても記録媒体と してディスク原盤の要求が強くなってきた。原盤として ディスクを使用する場合にあっては、原信号を圧縮処理 することなくリニアに原信号を記録できたり、原信号を 20 破壊することなく1枚の原盤で編集できたり、原盤をデ ィスクにすることのメリットは計り知れない。

【0006】テープに代えて原盤をディスクにする場合 においても、既に記録されている音楽信号の一部を別の 音声信号に置換したいことがある。例えば、既に記録さ れている音楽信号の一部にノイズが含まれ、このままで は高品質の音声を再生できなくなるおそれがあるような ときや、別の音声信号に置換した方がより効果的である ようなときである。

【0007】この一部置換処理を行なうためには既に記 アクセスされるようになされたことを特徴とするディス 30 録されている音楽信号の再生に同期して記録するか、音 楽信号を再生したと同じ条件で新しい音楽信号を再記録 する必要がある。このような同期再生、同期記録機能を シンクレック機能と呼称すれば、このシンクレック機能 が備えられていれば編集者にとって頗る便利である。特 に、ディスク記録再生装置として業務用を目指す場合に はその要求が強い。

> 【0008】シンクレック機能を実現するには既に記録 されている音楽信号を利用して、この音楽信号に同期さ せながら新たな音楽信号などを再記録する必要があるか らディスクから音楽信号を再生すると同時に、再生信号 と同期をとりながら再記録するための複数ビームを使用 した光ピックアップ装置が必要である。

> 【0009】つまり、書き込み可能なディスクを使用し てシンクレックを実現するには、ディスクに対してデー タ記録用のピックアップ系とモニタ用のピックアップ系 をそれぞれ設ける必要がある。しかし、このように多ビ ーム方式でピックアップ系を構成する場合にはその分ピ ックアップ系の構成が複雑になり、それに伴って信号処 理系も複雑化してしまう。

【0010】そこで、この発明はこのようなディスク原

盤とするときの課題を解決したものであって、ピックア ップ系を複雑化することなくシンクレック機能を実現し たディスク記録再生装置を提案するものである。

[0011]

【課題を解決するための手段】上述の課題を解決するた め、この発明においては、書き込み可能なディスクに対 し、このディスクを挟んで光ピックアップ系とデータ書 き込み用のヘッドが対峙するように配されたディスクを 含む記録再生処理系を有し、この記録再生処理系には記 録用と再生用のバッファメモリが設けられ、信号の入力 10 速度よりも早い速度で上記ディスクにライトされたデー . タが再生され、この再生データに同期しながら、直前に 再生したデータの一部を別のデータに置き換えるべく、 同期再生と同時に同期記録するシンクレックを行なうよ うにしたことを特徴とするものである。

[0012]

【作用】構成を複雑化することなくシンクレックを実現 するために、データ記録系と再生系にそれぞれFIFO 形式のバッファメモリ202、213(図17)が用意 される。データ記録系にあってバッファメモリ202の 20 入力データ速度(1倍速)に対してその2. 5倍以上の データ速度でデータのリードと、ディスク300への書 き込み(ライト)が行われる。ディスク300からの再 生 (リード) も同じ2.5倍以上の速度で行われて再生 用のバッファメモリ213にライトされる。

【0013】そうすると、図22に示すように1~3番、 目のブロックを2.5倍速で読み出して(図22B)1 倍速でバッファメモリ213からリードすれば通常速度 で再生データをモニタできるので(同図A)、このモニ 夕出力によって再書き込みすべき位置を特定できる。

【0014】4~6番目のブロックを2.5倍速で読み 出しこれが終了すると同時に光ピックアップ装置210 が1番目のブロックの先頭アドレスまでアクセスされ、 データを書き換えるべき位置に来たとき新しい音声デー タが同じく2.5倍速で再書き込みされる(同図C)。

【0015】こうすれば、1~3番目のブロックのモニ 夕出力が終了する前に同期記録できるため、光ピックア ップ装置310のアクセスタイムを考慮しても2.5倍 以上の時間でディスク300へのデータライトとリード を行えば、単一のピックアップ系を使用してシンクレッ 40 クを実現できる。

[0016]

【実施例】続いて、この発明に係るディスク記録再生装 置の一例を上述したグラスマスタリング装置に適用した 場合につき、図面を参照して詳細に説明する。

【0017】図1はグラスマスタリング装置10の概要 を示す系統図である。原音信号が入力する信号処理プロ セッサ100で目的に即した信号処理された音声データ (レックデータ) などは次段の記録再生処理系200に

れる。

【0018】ディスク300は書き込み可能なディスク であって、これが原盤つまりカッティング用のマスタデ イスクとなる。ディスク300に記録された音声データ はその内容を破壊することなく編集することができる。 その詳細は後述する。

【0019】メインの制御部400 (メインCPU) は 信号処理プロセッサ100を制御し、制御部(CPU) 500は記録再生処理系200を制御する。CPU50 0は主としてディスク300に対するサーボ系の制御を 司るものであるから、以下これをサーボCPUという。 メインCPU400とサーボCPU500とは互いにC PUバスによって通信されて相互が同期して動作するよ うになされている。

【0020】図2はディスク300に対する音声データ の記録再生系の概略を示すもので、ディスク300とし ては後述するような光磁気ディスク (MOディスク) を 使用した場合であって、ディスク300を挟むようにし て一方の面側にはレーザ光を使用した光ピックアップ装 置310が、他方の面側には記録系を構成する磁気ヘッ ド装置230が配される。書き込み可能なディスクとし ては光磁気ディスクに限られるものではない。

【0021】端子231にはディジタル化された音声デ ータ (後述する音声データに付随するデータも含む) が 供給され、これがヘッドドライバ232を経て磁気ヘッ ド233に供給されて、光ピックアップ装置310との 共働で音声データの書き込みが行われる。

【0022】磁気ヘッド装置230にはこれをディスク 300に対して非接触状態で走査できるようにするため 30 ギャップセンサ234が設けられている。ギャップセン サ234はディスク300と対をなすような電極構成と なっており、このギャップセンサによって検出されるデ ィスク300との間の静電容量変化に基づいてギャップ しが一定となるように磁気ヘッド装置230が制御され るようになっている。

【0023】ディスク300は図3のような構成のもの が使用される。ディスク基板(円板)301の下面の所 定位置には図4にその詳細を示すように絶対アドレスを FM変調することによってウオーブリングされたプリグ ルーブ(案内溝)303が所定の領域にわたって形成さ れ、このプリグルーブ303の面を覆うようにこのプリ グルーブ303よりも僅かに大きな面積で光磁気膜(M 〇膜) 304がコーティングされる。302はチャッキ ング用の孔である。

【0024】光磁気膜304は周知のように特定のポイ ントが所定温度以上に加熱されるとここに加えられる外 部磁界の方向に光磁気膜304の磁区がカー効果によっ て回転されてデータの記録が行われる。所定温度以上の 加熱はレーザ光を照射することによって実現され、音声 供給されて、ここに設けられたディスク300に記録さ 50 データの書き込み時は読み出し時よりもレーザパワーが

強くなるように制御される。光磁気膜304の表面は保 護膜305によって覆われている。

【0025】プリグルーブ303にプリストライプされ た絶対アドレス (AAIP) について図5を参照して説 明する。プリグルーブ303には絶対アドレスがFM変 調されて記録されているが、絶対アドレスは図5Bのよ うにブロック単位で記録される。絶対アドレスはプリマ スタードされたアドレスである。1つのブロックには図 5 Cに示すように同一アドレスデータが 5 回繰り返され て記録されている。

【0026】音声データは図5Dのように絶対アドレス 1プロックと同じ長さを1ブロックとして定義されてお り、この1プロックに105フレームのデータが収めら れる。105フレームのうち98フレームが音声データ 用のフレームであり、ブロック前部に5フレーム分のプ リアンブル領域が確保され、ブロック後部に2フレーム 分のポストアンブル領域が確保されている。

【0027】メインデータエリアMAに付される絶対ア ドレスはその内周側から外周側に向かって大きくなり、 サブデータエリアSAに付される絶対アドレスはその外 20 周側から内周側に向かって大きくなるように記録されて いる。

【0028】音声データの読み出しを行う光ピックアッ プ装置310は図6のように構成される。光ピックアッ プ装置310はその大部分はコンパクトディスクなどの 光ピックアップ系において実用化されている光ピックア ップ装置を流用することができる。

【0029】レーザ光源601からコリメータレンズ6 02を介して得られたレーザ光 (レーザビーム) がグレ ーティング603で回折されて複数のレーザ光に分割さ 30 れる。この例では信号取り出し用の他にトラッキングエ ラー検出用およびフォーカス制御用に使用するため少な くとも3ビームに分割される。分割されたレーザ光はビ ームスプリッタ604および位相ミラー605さらには 対物レンズ606を介してディスク300上に照射され る。

【0030】ディスク300より反射されたレーザ光 (戻り光) はビームスプリッタ604に入射され、ビー ムスプリッタ604内を透過したレーザ光は1/2波長 ズ609を介してビームスプリッタ610に入射する。 ビームスプリッタ610で反射されたレーザ光は第1の 光検出素子611に結像され、ビームスプリッタ610 を透過したレーザ光は第2の光検出素子612に結像さ

【0031】第1および第2の光検出素子611,61 2は必要に応じて光検出面が複数に分割された複数の検 出素子で構成することができ、それぞれから得られた出 力を加減算処理して音声データ (RF信号) の検出やト ラッキングエラーの検出およびフォーカスエラーの検出 50 ータエリアSAとの双方のエリアに対してデータを自由

が行われる。

【0032】ビームスプリッタ604の端面に設けられ たフォトディテクタ613はレーザ光源601のパワー を自動制御するためのいわゆるAPC用の光量検出手段 である。

【0033】費き込み可能なディスク300はコンパク トディスク等と同じく偏平ケース (筐体) に収納された 状態で使用される。図7はその一例を示すディスク収納 筐体240の斜視図である。

【0034】収納筐体240は図7のように上下一対の 10 偏平な上ケース241と下ケース242とで構成され、 両者が合体された状態での上下両面の所定位置には所定 の大きさの窓孔243,244が形成され、常時はシャ ッタ245が閉じられて内部に収納されたディスク30 0が塵埃などから保護されている。音声データの記録再 生時には図7のようにシャッタ245が開く。シャッタ 245は筐体前面に形成された凹部246に付設された 解除突起によってそのロックが解除される。ロックの解 除は筐体を装置本体(図示はしない)にローディングさ れたとき行われるが、この機能は従来の機構を流用して いるのでその説明は省略する。

【0035】筐体の側部前面に形成された溝247,2 48はローディング時の案内のための溝である。筐体の 前面側部に設けられた凹部249は筐体の誤挿入防止手 段である。これはコンピュータのデータセーブ用として 多用されている5.25インチサイズのMOディスクと の区別を容易にするためのものである。誤挿入防止の観 点からさらに本収納筐体は既存のMOディスクより一回 り大きめのサイズに設定されている。

【0036】上ケース241の一面はラベルエリア25 0となされる。251は下ケース242に形成された筺 体の位置決め用の穴(リファレンス穴)であり、252 は同じく下ケース242に形成されたディスクタイプの 検知穴である。ディスクタイプは例えばカッティングマ スタの種別に対応させることもできれば、再生専用、1 回限り書き込みできる追記形かあるいは書き込み可能か など種別に対応させることもできる。

【0037】筐体の側部後面にはそれぞれ所定幅の凹部 253, 254が設けられ、これを係合凹部としてロー 板607を介しさらに集光レンズ608及びマルチレン 40 ディングされた筺体を別の場所に搬送するようなときに 用いられる。

> 【0038】筐体の後面側部には誤消去防止手段260 が設けられる。上述したディスク300のプログラマブ ルエリアにはメインデータエリアMAとサブデータエリ アSAとがあり、それぞれのエリアに対してデータを記 録できるので、どのエリアに対しても誤消去を防止でき るように工夫する必要がある。

> 【0039】誤消去防止手段260は3段階に切り替え られる。第1の段階はメインデータエリアMAとサブデ

に書き換えできるモードである。

【0040】第2の段階はメインデータエリアMAの誤消去防止を図るモードである。したがってこの第2段階はサブデータエリアSAについては書き換えが自由である。第3の段階はメインデータエリアMAの他にサブデータエリアSAに対しても誤消去防止を図るモードである。

【0041】このように3段階に分けて誤消去防止を図ることによってプログラマブルエリアのデータをユーザの目的に併せて確実に保護することができる。このよう 10 な段階的な誤消去防止を達成するために図8~図10のような構成が施される。

【0042】誤消去防止手段260にあって、図8のように上ケース241には所定幅の摺動孔261(図9参照)が穿設され、下ケース242にも所定幅で上ケース241よりは若干内側に位置して摺動孔262が穿設される。上ケース241からは図のようなガイド板263が内部に突出するように設けられ、このガイド板263に沿って誤消去防止爪264が摺動できるようになされている。

【0043】誤消去防止爪264はガイド板263に即したスライド凹部265aを持つ本体265を有し、その上部端部には上方に突出するように位置決め片266が設けられ、また、本体265の下部端部には下方に突出するように検出突起267が設けられている。この例では位置決め片266に対し、検出突起267は所定長だけケースの内側に位置するように選ばれている。268は本体265の摺動位置を3ポジションに固定するための位置固定用の突起であり、上ケース241の対応する位置には対応する凹部261aが3ヶ所に設けられて30いる。

【0044】装置本体側には摺動孔262に対峙するように本体基板273に検出センサ270が取り付け固定されている。検出センサ270には以下説明するように3つの検出子271a~271cが設けられ、その当接状況によって誤消去防止爪264の摺動位置が検知できるようになっている。

【0045】図8の切り換え状態では位置決め片266はディスクの表面側から見ると図9に示すような位置にあり、そのときの検出突起267はディスクの裏面側か40ら見ると図10の位置となる。この切り換え状態を第1の切り換え段階とする。図9において、位置決め片266を左側に1ステップ移動させた切り換え状態が第2の切り換え段階となり、さらに左側に1ステップ移動させると第3の切り換え段階となる。

【0046】図8に示す検出センサ270の検出出力はサーボCPU500に供給されて検出出力に応じた記録禁止信号が生成され、これで磁気ヘッド装置230と光ピックアップ装置310が各切り換え段階に応じた誤消去防止モードとなるように制御される。

【0047】光磁気膜304の領域がデータ記録領域 (プログラムエリア)となるものであるが、このプログ ラムエリアにあってその外周側から内周に向かう所定の

領域はメインデータエリアMAとして確保され、メイン データエリアMAからさらに内周側の所定の領域がサブ データエリアSAとして確保される。

【0048】メインデータエリアMAには音声データそのものが記録され、サブデータエリアSAには記録される音声データに付随したデータが記録される他、ディスク管理情報などが記録される。図11にサブデータエリアに記録されるデータの代表的なものを示す。これらのデータのうちディスク識別コード(ディスクID)はそのディスク固有の識別コードである。波形データについては後述する。

【0049】図12は信号処理プロセッサ100の具体例を示す。端子101にはアナログ音声信号が供給され、これがA/D変換器102においてディジタル信号に変換される。端子103からはディジタル音声信号が供給される。端子103からはディジタル音声信号が供給される。ディジタル化された音声信号はスイッチ105において何れかの入力が選択された後フェードコントロール回路(クロスフェーダ)110に供給される。【0050】フェードコントロール回路110は音声信号のフェードイン、フェードアウトなどのクロスフェードを実現するための処理系であって、ディジタルシグナルプロセッサ(DSP)111とクロスフェード処理のためのテンポラリーRAM112と、さらにクロスフェード処理情報を一時的に格納するサブデータ用のRAM113とで構成される。

【0051】クロスフェード処理されたディジタル音声信号はエンコーダ106を経てその出力端子107に出力される。ディジタル音声信号は音声データとして磁気へッド装置230に供給される。

【0052】光ピックアップ装置310より読み出された音声データは記録再生処理系200を経て入力端子120に供給される。この音声データはデコーダ121でデコード処理され、エラー訂正処理がテンポラリーRAM122を使用して行われる。これらの処理が済んだ音声データはフェードコントロール回路110に供給されるが、プログラム再生時はプログラム再生用のフェードコントロール回路130に供給される。

【0053】フェードコントロール回路130は入力切り替えスイッチ131と一対のバッファメモリ132, 133とDSP134とで構成される。切り替えスイッチ131はデコーダ121の出力と、端子124より入力してSCSI通信インタフェース125に供給された他の装置からの音声データの選択処理が行われる。

【0054】フェードコントロール回路130では例えば図13Aに示すディスク300上でのランダムな音声50 データa, b, cを同図Bあるいは同図Cのようにプロ

グラムした状態でクロスフェード処理できるようにする ためのものである。このとき、同図Dのように音声デー タの間に適当なポーズ期間を挿入することもできる。ポ ーズ期間は一定か、あるいはユーザがコントロールでき るようにしてもよい。

【0055】プログラム再生されたクロスフェード処理 後の音声データは切り替えスイッチ135を経てフェー ドコントロール回路110に入力する。プログラム再生 された音声データである場合にはフェードコントロール 回路110は単にスルー状態となるようにコントロール 10 Hz) 用意されているため、使用するサンプリング周波 される。

【0056】その出力はD/A変換器136にてアナロ グ信号に変換されて端子137に導かれるか若しくは直 接ディジタルインタフェース回路138を経てディジタ ル信号のまま端子139に導かれる。

【0057】端子140は必要に応じて供給されるタイ ムコードTCの入力端子で、タイムコードTCが入力し たときはインタフェース回路141と切り替えスイッチ 142を経てエンコーダ106に導かれ、音声データと 共にメインデータエリアMAに記録される。デコーダ1 20 21より出力されたタイムコードTCは切り替えスイッ チ142およびインタフェース回路144を経て外部端 子145側に出力される。

【0058】メインCPU400は上述したクロスフェ ード処理など信号処理プロセッサ100において必要な 各種の信号処理の際の制御を司るもので、さらに波形デ 一夕処理回路151などもこれによって制御される。波 形データ処理回路151はウエーブフォーム編集機能を 有し、音声データを所定間隔でサンプリングして波形デ ータが蓄積される。RAM152はそのときに使用する 30 テンポラリーRAMである。またRAM152に蓄積さ れた波形データはサブデータ用RAM113に貯えられ

【0059】図14はこの波形データ編集例を示すもの で、同図A、Bのように元の音声データに対して所定期 間T内での最大値を求め、これを記録開始から記録が終 了するまで蓄積されて波形データとしてサブデータエリ アSAに記録される。

【0060】この波形データを連続的に観測することに よってどのような音声データが記録されているのかを大 40 まかに把握できる。これは表示部153上に表示するこ とができる。波形データの表示は音声データの記録後、 サブデータ用のRAM113から読み出して表示部15 3に供給して表示することができる。またディスク30 0上のサブデータエリアからいつでも再生することがで きるのでこの再生波形データをサブデータ用RAM11 3にストアし、表示部153に供給していつでも表示す ることができる。

【0061】表示部153の一部には図15に示すよう なレベル表示部が設けられている。このレベル表示部は 50

2 チャネル分表示できるようになされ、それぞれは複数 個本例では24個の表示エレメント181が直線状に配 列されて構成される。182はレベルオーバを表示する ための表示エレメントである。

【0062】表示エレメント181を24個使用したの はこのレベル表示部180を入力音声データの最大量子 化ビット数でも表示できるようにするためである。これ は標本化するときに使用するサンプリング周波数が3種 類(48KHz, 44.1KHzおよび44.056K 数によって量子化ビット数が24ビット,20ビット, 16ビットと相違するからである。

【0063】表示エレメント181とビットとの対応関 係は例えば図15のように左端部の表示エレメントがM SBを表すものとし、右側に行くにしたがってロービッ トが表示される。16個目の表示エレメントが量子化ビ ット数が16ビットであるときのLSBとなり、以下同 様に20個目が20ビットのときのLSBとなり、そし て24個目が24ビットのときのLSBを表示すること

【0064】表示部153に含まれるビット表示を達成 するための表示エレメント駆動回路185の具体例を図 16に示す。

【0065】サブデータ用RAM113からCPU40 0を介して端子186に入力された波形データは、8段 構成のシフトレジスタ187に供給され、端子190か らのシフトクロック (ビットクロック) によって1ビッ トずつ順次シフトされる。シフトレジスタは3個使用さ れ、それぞれは縦続接続され、シフトレジスタ187の 最初の入力ビットがLSBで、最終入力ビットがMSB となる。各シフトレジスタ187、188、189のビ ット出力はそれぞれラッチ回路191,192,193 で同時にラッチされ、そしてドライバ194,195, 196を経て対応する表示エレメント181に供給され る。このように構成すると、図15に示すような入力ビ ット数に対応したビット表示を実現できる。また、この ような波形データを外部の機器に出力するようにしても よい。

【0066】再び図12に戻って信号処理プロセッサ1 00を説明する。メインCPU400に関連して設けら れたアラーム手段154は後述するディスクチェック時 に塵埃などの付着によってデータエラーが発生したよう なときユーザに警告するためのものである。詳細は後述 する。

【0067】155は信号処理を遂行するために必要な 制御プログラムなどが格納されたROMであり、フェー ドコントロール回路110に設けられたテンポラリーR AM113などに一時的に格納されたサブデータ情報な どは最終的にRAM156にストアされる。

【0068】170はユーザが操作するキーボード、イ

ンタフェース回路171はサーボCPU500との通信を行うときに使用されるインタフェースである。172はその入出力端子である。

【0069】図17は記録再生処理系200の具体例を示す。エンコーダ106より出力された音声データはFIFO構成のバッファメモリ202に供給され所定ブロック数の音声データがストアされると、バッファメモリ202へのライト速度よりも速い速度でリードされる。リード速度はライト速度を基準にしてこれを1倍速とすると少なくともほぼ2.5倍以上の速度に設定される。実施例は2.5倍速とする。このライト速度はディスク300の回転速度で調節する即ち、ディスク300の回転速度を通常回転速度の2.5倍とする。3倍速も適切な値である。ディスク300に対してこのように高速でアクセスするのは、後述するように単一のピックアップ系を使用してレックモニタを実現するためである。

【0070】2.5倍速でリードされた音声データはヘッドドライバ232を経て磁気ヘッド装置230に供給されて記録される。203は磁気ヘッド装置230のギャップ長を一定に制御するためのギャップサーボ回路で20ある。

【0071】ディスク300に記録された音声データは 光ピックアップ装置310によって読み出される(再生 される)。このときの読み出し速度は書き込み速度と同 じ2.5倍速である。再生出力はイコライザ回路211 で再生出力波形の整形が行われ、再生出力中に含まれる 絶対アドレスはPLL回路212に供給されて再生クロ ックが生成される。

【0072】この再生クロックを基準にして波形整形された再生出力データがFIFO形式のバッファメモリ2 30 13に供給されてストアされる。バッファメモリ213 からのデータ読み出し速度は1倍速であり、読み出されたデータはデコーダ121に供給される。

【0073】信号処理プロセッサ100より出力された音声データに対してその転送速度の2.5倍で音声データをディスク300に書き込み、同じ速度で読み出し、信号処理プロセッサ100に与えるときは元の1倍速に戻すような信号処理をしたのは、上述したように1本のレーザ光でレックモニタなどを実現するためである。

【0074】図18のタイミングチャートおよび図19 40のフローチャートを用いてこのレックモニタを説明する。ディスク300での音声データの書き込み速度が2.5倍であるときは音声データ3ブロック分がバッファメモリ202にストアされた段階でリードモードがスタートする(ステップ351)。そうすると、オリジナルの音声データの時間軸とバッファメモリ202よりリードされた音声データの時間軸との関係は図18A,図18Bのようになり、オリジナル音声データの1ブロック分強で3ブロック分の音声データのディスク300への書き込み(ステップ352)が終了する。50

【0075】書き込みが終了すると、光ピックアップ装置310は直前に書き込まれた音声データの先頭アドレスまで高速アクセス(高速シーク)され(ステップ353)、その後直ちに読み出しモードに遷移する(ステップ354)。読み出し速度も書き込み速度と同じく2.5倍速であるから書き込み時間と同じ時間で3ブロック分の音声データの読み出しが終了する(同図C)。読み出された音声データは同時にバッファメモリ213に書き込まれる(ステップ355)。

10 【0076】音声データのディスク300への書き込み時間とディスク300からの読み出し時間を合わせてもオリジナルの3プロック分の時間よりも短いから、同図Bのように音声データの読み出しが終了した段階で直ちに直前に書き込まれた音声データの後端データのところまで光ピックアップ装置310がアクセスされて、次の音声データ(4~6プロック)の書き込み処理(ステップ352)に備えることができる。

【0077】一方、読み出された音声データはバッファメモリ213においてその時間軸が元の時間軸に戻された状態でリードされる(ステップ356)から、図18 Dのように次の音声データの書き込み処理と同時に直前に書き込まれた音声データのモニタを行うことができる。上述した動作は同時録再モードの終了が選択されるまで継続する(ステップ357)。

【0078】図20はこれを概念的に説明したもので、ディスク300への音声データの書き込み処理と読み出し処理がペアとなって、これが繰り返されることにより音声データの書き込み動作とレックモニタ動作が同時進行で行われることになる。

【0079】再び図17に戻って記録再生処理系200を説明する。光ピックアップ装置310からは信号成分のみならずトラッキング信号やフォーカス信号がそれぞれ検出され、これらがフォーカスおよびトラッキングエラー検出回路215に供給されてトラッキングエラーおよびフォーカスエラーがそれぞれ独立に検出され、それらのエラー信号がゼロになるように光ピックアップ装置310に設けられたトラッキング制御回路とフォーカス調整回路(共に図示はしない)にフィードバックされる。

【0080】トラッキング信号はさらに絶対アドレスの検出回路216にも供給される。絶対アドレスはウオブリングされているのでディスク300で反射されたレーザ光の明るさがこの絶対アドレスで変調されている。この変調出力から絶対アドレスが検出される。絶対アドレスはディスク300の回転速度の信号でもあるからこれに基づいてスピンドルモータ218のサーボ回路217が制御されてディスク回転速度(例えば線速度CLV)が一定となるように制御される。

【0081】絶対アドレスはサーボCPU500を経て 50 メインCPU400に供給されてSMPTEなどのタイ ムコードTCに変換される。絶対アドレスはさらにアドレスチェック回路221にも供給され、後述するディスクエラーチェックの判断データとして使用される。

【0082】ディスクエラーチェックは、ディスク使用中に塵埃などがその表面に付着しデータ書き込みにエラーが発生したり、データを正しく読み出せないようなトラブルを未然に防止するために行うものである。ディスクエラーチェックのためにはトラッキングエラーも検出する必要がある。220はこのトラッキングエラー検出回路であって、その出力はサーボCPU500に与えら10れる。ディスクエラーチェックの詳細は後述する。

【0083】700はクロック発生回路として使用される可変発振回路である。クロックは記録系のバッファメモリ202やスピンドルサーボ回路217にその基準信号として供給される。音声データの量子化ビット数によって使用されるクロック周波数が違うため、さらには可変速再生を行いながら音声データの編集を行う必要があるから、可変発振回路700は図21のように構成される。

【0084】基準水晶発振器701はその発振源として 20 発振出力が安定な水晶振動子などが使用される。基準発振出力は分周器702で1/n(nは整数)に分周され、分周出力が位相比較器703に供給される。704 は電圧制御形などを使用した可変発振器(VCO)を示し、その出力がクロックとして使用されると共に、可変分周器705に供給されサーボCPU500によって指定された分周比の通りに分周される。

【0085】分周出力は位相比較器703で基準の分周出力と位相比較され、その出力がローパスフィルタ706を経てVCO704に供給されてサーボCPU50030で設定されたクロック周波数で発振するようにPLL制御される。発振出力はスイッチ707を経て出力される。

【0086】スイッチ707には基準水晶発振器701の発振出力も供給され、VCO704が基準の発振出力(f0'=f0)となるように制御されているときには基準水晶発振器701の発振出力に切り換えて使用するようにしている。

【0087】VCO704はLC回路などで構成されているためある程度のジッタが発生する。このジッタは再 40 生音質の劣化につながる。基準水晶発振器701は安定性の高い水晶振動子などを使用するためVCO704に比べジッタが遥かに少ない。したがって基準の発振周波数に制御されているときは基準水晶発振器701の発振出力を利用した方がより高品質の再生音質となるから、このような場合を考慮してスイッチ707が設けられている。基準の発振出力を選択するか否かはサーボCPU 500側で管理しているので、これよりスイッチコントロール信号を与えればよい。

【0088】図22はシンクレックの説明図である。シ 50 記録信号を置き換えることができる。

ンクレックは同期再生、同期書き込み(同期記録)のことであり、既にディスク300上に記録されている音声データの一部を別の音声データに書き換えたいようなとき、あるいは記録されている音声データの一部にノイズが混入している場合でこのノイズを取り除くために別のデータ(ゼロを示す音声データ)に置換したいようなときにこのシンクレックモードが選択される。

【0089】まず、オペレータは1度、ディスク300からの音声データを読み出しを行って、ディスク300上のどの部分を書き換えたいかを確認する。そして書き換える新たな信号を用意してからシンクレックモードを選択する。

【0090】シンクレックの説明を図22と図23を用いて説明する。最初に、図22Bに示すようなタイミングで書き換えたいプロックの先頭のn番目のプロック(1~3)およびn+1番目のブロック(4~6)をディスク300から光ピックアップ装置310によって2.5倍速で再生する(図23のステップ341およびステップ342)。

【0091】再生されたデータはバッファメモリ213 に蓄積されたあとに1倍速でバッファメモリ213から順次読み出されてモニタ出力として図22Aのようなタイミングで出力される。ディスク300からn+1番目のブロック(4~6)の再生が終了すると直ちに光ピックアップ装置310はn番目のブロック(1~3)が記録されている先頭位置に高速で移動される(ステップ343)。

【0092】予め用意しておいた新たな信号はエンコーダ106、バッファメモリ202、ヘッドドライバ232を介して磁気ヘッド230に供給され、図22Cに示すようなタイミングでn番目のブロック(1~3)が記録されていた位置に2.5倍速のスピードで新たに記録される(ステップ344)。

【0093】ステップ343でヘッドの高速移動動作と同時にバッファメモリ213からはn+1番目のブロック(4~6)が1倍速で再生される。さらに書き換え(シンクレックの続行)が必要であれば、変数nをインクリメントされると共に、光ピックアップ装置310がn+2番目のブロック(7~9)が記録されている位置に移動され、n+2番目のブロック(7~9)がディスク300から高速再生されてバッファメモリ213に蓄積される(ステップ345,346)。

【0094】ステップ343でヘッドの高速移動動作と同時にバッファメモリ213からはn+1番目のブロック(4~6)が1倍速で再生される(同図A)。この後上述したと同様に、今度は一つ手前のn+1番目のブロック(4~6)の記録先頭位置までピックアップ装置310を戻して新たな信号を更に記録する。このようなことを繰り返していけば、再生音をモニタしながら新たな記録信号を置き換えることができる

【0095】ディスク300への音声データの書き込み と読み出しは同一のクロックを使用して行われるので同 期再生、同期書き込みを伴うシンクレック動作を単一の 光ピックアップ装置310だけで行うことができる。

【0096】置き換える新たな信号は前もって記録媒体 に記録しておいたものを外部の再生装置で再生して、本 装置のエンコーダ106に供給する。この際、售き換え たい位置と置き換えたい信号とのタイミングは周知の調 相機能を使えばよい。

【0097】また、新たな信号を前もって用意するので 10 はなく、再生モニタ音声を聞きながら演奏者が新たに演 奏して、この演奏された音声データを記録するように本 装置に供給してもよい。

【0098】またデータの書き換え前に元の記録されて いるデータを再生しているので、このディスク300か ら再生された元の音声データに所望の処理、例えば音質 をかえるなどの処理を施して、エンコーダ106に供給 してこれを記録するようにしてもよい。

【0099】図24はディスク識別コード(ディスクⅠ D) の登録例を示すフローチャートである。

【0100】ディスクIDは数字や記号あるいはこれら を組み合わせて使用されるそのディスク固有の識別コー ドであって、ディスクを管理する上で是非とも必要なも のである。ディスクIDは装置本体にインサートしたと きに装置本体内において乱数表などを使用して発生させ た例えば特定桁の数値を当てればよいが、ユーザの管理 をよりよくするためには、数字コードの設定はユーザの 管理に委ねた方がよい場合もある。

【0101】図24はその双方を実現するための一例を 示すフローチャートであって、ディスク300を装置本 30 体に装着すると(ステップ361)、ディスクIDの登 - 録の有無がチェックされる(ステップ362)。

【0102】ディスクIDはサブデータエリアSAに記 録されているから、このエリア内のデータを検索するこ とによってディスクIDの登録の有無をチェックでき る。サブデータエリアSAのデータは一旦全てリードさ れてRAM156にストアされている。

【0103】ディスクIDが登録されていないときは登 録コード指定のチェックが行なわれ(ステップ36 3)、自動設定(自動発生)であるときは乱数表にした 40 がった固有のディスク I Dが指定され、これが表示部 1 53上に表示される (ステップ364)。

【0104】外部入力による指定であるときにはキーボ ード170上から特定桁の数字が入力され、その数値は 同様に表示部153上に表示される(ステップ36 5)。自動設定若しくは登録指定されたディスク I Dは ユーザの操作に基づいてサブデータエリアSAに登録

(記録) される (ステップ366)。 自動設定や登録指 定は何れもキー操作によって行なわれる。

録されているときは、そのデータのリード処理が行なわ れ(ステップ362,370)、次のステップは登録さ れているディスクIDを変更するか否かのチェックモー ドとなる (ステップ371)。変更しないときにはその ままこの登録処理が終了し、変更する旨のキー操作がな されたときには、ステップ363以降と同じ処理が実行 されたのち (ステップ372, 373, 374, 37 5)、登録処理が終了する。

【0106】ディスクIDのディスク300への書き込 みタイミングは上述のようにユーザのキー操作によって 行なわれる場合のほか、ディスクイジェクト時に自動書 き込み処理を行なうようにもすることができる。こうす る場合にはディスクIDの書き込みを忘れ、事後のディ スク管理に支障をきたすようなおそれがなくなるからで

【0107】図25はサブデータエリアSAに記録すべ きメインデータに付随した各種の情報(以後単に編集デ ータ等という)に対するプロテクトモードを採用したと きの処理例である。

【0108】ディスク300上に音声データを記録し、 それに対して切り出し点のアドレスを指定したり、クロ スフェード処理を指定するための各種編集データ等は、 編集作業終了後、装置本体のRAM156からディスク 300のサブデータエリアSAに書き込まれて登録され る。

【0109】以後はこの編集データ等に基づいて音声デ ータの読み出しが行なわれる。編集データ等をサブデー タエリアSAに記録する場合、装置本体に読み込まれた ディスクIDと、記録すべきディスク300のディスク IDが相違するときには誤記録を防止する上で、これを オペレータに知らせた方がよい。

【0110】図25はこれを実現するための一例を示す もので、編集データ等を記録するための実行キーが押さ れたときには (ステップ381)、RAM156上のデ ィスクIDとディスク300に記録されているディスク IDとの照合が行なわれ (ステップ382)、一致して いる場合で誤消去防止爪266が第3段階の位置にセッ トされていなければ(ステップ383)、そのまま編集 データを記録する実行処理が行なわれる (ステップ38

【0111】これに対し、誤消去防止爪264が第3の 段階にセットされているときはサブデータエリアSAに 対するプロテクトモードであるため、このときはディス クIDが一致していても書き換えが禁止されると共に、 ユーザにはアラームによる警告がなされる(ステップ3 85)。このとき、表示部153上には書き換え禁止モ ードであることを表示してもよい。

【0112】ディスクIDが一致していないときも(ス テップ382)、同じようにディスク I D不一致の表示 【0105】ディスク300上に既にディスクIDが登 50 と共にアラームによる警告が行なわれる(ステップ38

18

6)。

【0113】これらの処理が終了したのちイジェクトキー操作の有無がチェックされ(ステップ387)、操作されたときにはディスク300が排出される(ステップ388)。操作されなくても他のキーが押されたときは同様にディスク300が排出されて(ステップ389)、編集データ等のプロテクト記録処理が終了する。【0114】図25の実施例は編集動作継続中の任意のタイミングに実行キーを押したときの編集データ等に対するプロテクトモードの具体例である。

【0115】図26は実行キーの操作の有無に拘わらず特にイジェクトモード時の編集データ等に対するプロテクトモードの具体例であるが、図25と相違するステップはステップ389に対応するものが存在しないだけである。これは、図26はもともとイジェクトキーが操作されたときだけ起動される制御プログラムだからである。そのため、図25と対応するステップには対応する符号(391~398)を付し、その説明は割愛する。【0116】図26のプロテクト処理により編集データ等がこの編集データ等とは無関係なディスクに記録され 20ることもなければ、編集データ等を不用意に消失することもない。

【0117】図27は絶対アドレスからタイムコードに変換するための処理例である。編集時には絶対アドレスより時、分、秒、フレームという単位のタイムコードで管理した方が便利でもあるし、間違いも少なく、外部機器に送出する場合も便利である。

【0118】ディスク300には上述したように絶対アドレスがFM変調されてプリグループ303に記録されている。この絶対アドレスはアドレス検出回路216で30検出され、これがサーボCPU500を介してメインCPU400に伝達される。メインCPU400ではこの絶対アドレスから図27のフローチャートにしたがって指定された形式のタイムコードに変換する。

【0119】そのため、図27のようにまずブロックアドレスである絶対アドレスが検出され(ステップ411)、次にワード長BLKWD及びタイムコードフォーマットデータTCWDなどの変換処理のための定数がセットされる(ステップ412)。ワード長やタイムコード用フォーマット情報は何れもサブデータエリアSAに 40書き込まれているので、電源を切ったあとでもその情報はディスク300に残存するため、後の再現性には影響を及ぼさない。

【0120】ワード長BLKWDは図28に示す通り、 量子化ビット数に依存する値である。タイムコード用フ オーマットデータTCWDは図29のように変換すべき タイムコードとサンプリング周波数によって決まる値で あって、タイムコードのフォーマットとして本例では図 のように4種類(SMPTE(2種類), EBU, FI LM)が示されている。 【0121】計算定数をセットしたら、次式にしたがって総フレーム数TCFRMが算出される(ステップ413)。

[0122]

TCFRM= (BLKADR×BLKWD) /TCWD ここに、BLKADR: 現在の絶対アドレス

BLKWD : 1プロック当りのワード数

TCWD : 1タイムコードフレーム当りのワード数 次に、絶対アドレスのスタートオフセット値TCOFS Tが加算されて最終的な総フレーム数TCACTが算出 される(ステップ414)。

【0123】この総フレーム数TCACTが時、分、 秒、フレームのタイムコードに変換され、変換出力が表示されたり、外部に出力される(ステップ415, 416, 417)。

【0124】図30はディスクエラー処理フローの一例である。ディスク表面に塵埃などが付着していることによってデータがライトできなかったり、リードできないときディスクエラーが発生する。

【0125】図30において、ディスク300が装置本体に挿入されるとこのエラーチェックプログラムが起動する。まずスピンドルモータをオンにしてフォーカス及びトラッキング動作をオンにし、そして光ピックアップ装置310をディスク最内周(メインデータエリアMAの先頭)にシークさせておく(ステップ421~423)。

【0126】この状態でデータのリードが行なわれてエラーの検出が行なわれる。まず図17に示したトラッキングエラー検出回路220においてトラッキングロックさせた状態でもトラッキングエラーが解消されないときはトラッキングエラーが異常と判断され(ステップ425)、そのときのエラーアドレスがRAM156に登録される(ステップ426)。

【0127】次のステップとして絶対アドレスの読み込みが行なわれ、これよりCRCエラーが連続して発生しているかどうかのチェックが行なわれる(ステップ427、428)。CRCとはエラー訂正符号のことであり、CRCエラーがあるとエンコーダ106においてエラー訂正処理を正しく行なうことができなく再生音質が劣化するからである。

【0128】CRCエラーがあると、アドレスカウンタ (エラーカウンタ) を使用した内挿 (動作) を行った 後、エラーカウンタのカウント値がインクリメントされ (ステップ429, 430)、カウント値 (エラーカウント値)が規定値 (本例では「4」)以上になったとき 始めてその絶対アドレス (エラーアドレス)がRAM156に登録される (ステップ431, 432)。

【0129】ステップ428でCRCエラーが連続して 発生していないものと判断されたときはエラーカウンタ 50 がクリアされて次に絶対アドレスの連続性がチェックさ

ある。

れる(ステップ433,434)。連続性に異常があるときは上述と同じくそのときのエラーアドレスがRAM156に登録され(ステップ432)、その後正常な場合と同じくディスク最終点(ディスク最外周)まで同じようなチェック処理が行なわれる(ステップ435)。【0130】最外周までのエラーチェックが終了すると、エラーアドレスの登録を判別することによってエラーの有無を判別し、エラーがなかったときはエラーチェック終了を表示する。エラーがあったときはディスク30の精掃を行なうと同時に、アラームを駆動したり、エラーアドレスが表示されてこのエラーチェック処理が終了する(ステップ436~438)。

【0131】図30に示すエラーチェック処理ではディスク等の清掃を指示しているが、例えば使用中ディスク300に傷が付いてしまったような場合には、それによるエラーアドレスをサブデータエリアSAに登録しておいた方が便利である。そして、そのような場合には以後のデータ書き込みや読み出しを行う領域としては使用しないようにする。そうするには一例としてバッファメモリ(FIFOメモリ)202,213の読み出しあるい20は書き込み状態を制御すればよい。

【0132】データの記録時は記録用バッファメモリ202の読み出し状態がエラーアドレスの区間だけ制御され、データ再生時は再生用バッファメモリ213への書き込み状態がエラニアドレスの区間だけ制御される。

【0133】図31に示す例では、ディス0300に記録されたアドレスをリードしながらRAM156にストアされたエラーアドレスとの照合を行なう(ステップ40a, 440b)。

【0134】照合結果による制御態様は動作モードによ 30 って相違する。記録モードで、再生アドレスとエラーアドレスが一致したときは記録用バッファメモリ202に対する読み出しクロックの送出が禁止される(ステップ440d)。読み出しクロックがなければバッファメモリ202からのデータの読み出しがその区間禁止されるので、エラーアドレスとなった領域にはデータ記録が行なわれない。正常アドレスに戻ったときには読み出しクロックも正常に出力され、データの記録が再開される(ステップ440c)。クロック送出はメインCPU400からの指令に基づいて図17に示すクロックコント 40ローラ700を制御することによって実現される。

【0135】再生モードで、再生アドレスとエラーアドレスが一致したときは再生用バッファメモリ213に対する書き込みクロックの送出が禁止される(ステップ440d)。書き込みクロックがなければエラーアドレスの区間だけバッファメモリ213へのデータの書き込みが禁止されるので、エラーアドレスとなった領域からのデータは捨てられることになる。このような制御動作を行なえば、ディスク300に不用意に傷が付いたようなときでもこのディスク300を有効に利用できる実益が50

【0136】図32は波形データを記録する場合に用いられる処理フローである。

【0137】この例では音声データの記録開始と同時に 波形データを記録するためのサンプリングが開始され (ステップ441)、所定周期T (図14参照)内での音声データの最大値maxが検出される (ステップ442,443)。検出された最大値に対応する音声データの記録アドレスが検知され、その記録アドレスに対応し たRAM152に音声データの最大値がストアされる (ステップ444,445)。

【0138】この最大値検出と、検出された最大値のRAM152へのストア処理が音声データの記録が終了するまで実行される(ステップ446)。RAM152にストアされた波形データはサブデータ用のRAM113にストアされ、記録が終了すると同時に、エンコーダ106を介して記録再生処理系200に送られ、ヘッド230によってディスク300上のサブデータエリアSAのうち記録アドレスに対応した所定の位置にストアされて波形データ記録処理が終了する(ステップ447)。

【0139】この波形データ記録処理にあって、所定周期 t としては例えば 0. 1秒程度に設定すれば音声データを充分に圧縮できるから、波形データを連続再生することによって音声データの大まかな波形エンベロープを知ることができる。これは編集時の波形把握に活用できるから非常に便利である。

【0140】図33はディスクの記録可能エリアを有効に利用するためのデータ記録最適化処理の一例を示す。

【0141】音声データの編集時、ディスクに記録された音声データの全てを用いて編集するとは限らず、通常は多少多めに音声データを記録しておき、そこから必要なテイク(TAKE)を切り出して使用する。そのため、編集後の音声データ量に対して最初に記録された音声データ量の方が遥かに多い。

【0142】音声データが記録できるメインデータエリアMAの領域を有効に活用するためには、編集によって不要になった音声データの領域はこれを空き領域にして新しい音声データを記録できるようにすべきである。

【0143】このような処理を以後最適化処理と呼称する。最適化処理にあっては最適化する前のデータ記録領域を、最適化後のデータ記録領域としても使用する関係上、最適化後のデータ記録に際しては最適化する前のデータ記録領域にまだ編集作業に使用していない音声データが存在しているか否かを予めチェックしておく必要がある。そうしないと、これからの最適化処理に使用されるはずの未使用音声データの記録領域に最適化後の音声データが重ね書きされてしまうおそれがあるからである。

【0144】図33および図34を参照して説明すると、図33AにおいてSi(iは1, 2, ・・・、以下

同様)は最適化処理する前の音声データで、斜線で示されるデータ領域Niが編集時に使用される切り出し用の音声データ(素材データ)で、Iiが切り出し開始点、Oiが切り出し終了点である。素材データNiはiの小さい順から編集されるものとする。

【0145】図33BにおいてEiは編集データポインタ(編集点)を示し、編集点Eiと素材データNiの開始点および終了点の関係は図34のようになる。図33において、Wは記録点のポインタでこれは最適化処理するときの編集点Eにおけるデータ書き込みポインタを表 10す。これに対してRは最適化するまえの素材データNiに対する読み出しポインタを示している。

【0146】最適化後の素材データNiはiが小さい順から順次最適化する前の音声データSi上に重ね書きされるから、今最適化する素材データN1の編集点E1の始点が最適化する前の点qであるときには、音声データS1上にこの素材データN1を読み出しならが重ね書きしてもこの素材データN1を破壊することなく重ね書きすることができる。

【0147】編集点E2についても同じである。しかし、素材データN3を記録するときには音声データN1上の素材データN4(まだ最適化処理には使用されていない素材データである)に対して重ね書きしなければならない。この場合には素材データN4を一旦退避させておき、その後素材データN3を素材データN4上に重ね書きすればよい。素材データN3を重ね書きしたあとで退避した素材データN4が音声データS1上に重ね書きされる。

【0148】以後退避すべき素材データは退避処理した上で最適化処理が最後の編集点まで実行されることにな 30 る。最適化処理が終了すると図33Bのようにデータの空きエリアが増えるので、ディスク300をさらに有効に利用できる。

【0149】退避処理などを考慮して図35および図36に示すような最適化処理が実行される。図36は図35に続く処理ステップである。

【0150】図35および図36に示す処理フローにおいて、サブデータエリアSAの記録データは全てRAM113若しくは156(本例では156を使用)に一旦ストアされるから、このRAM156上のデータを検索 40しながら空きエリアと編集データの読み出しが行われてこれが再びRAM156にストアされる(ステップ452,453)。その後、記録点ポインタW、編集データポインタEの初期化が実行される(ステップ454,455)。

【0151】以後の説明は、図33と図34の具体例を 参照してそれぞれの処理ステップを説明することにす る。

【0152】初期化が終了すると、編集データE(E1)の内容が退避されているかがチェックされる(ステ

ップ456)。編集データE1はまだ退避されていないのでステップ457に移って、素材データNの読み出しポインタRが編集データE1によって初期化される(ステップ457)。このとき編集データE1の先頭アドレスに読み出しポインタRがくるように初期化される。

【0153】次に、編集データE1が退避されていないときは記録点ポインタWから所定長の音声データが以後の編集データとして使用されるかがチェックされる(ステップ460)。編集データE1に対応した最適化前の素材データは存在しないのでこの場合には読み出しポインタRからの音声データが記録点ポインタWから所定長だけ書き込まれる(ステップ461)。

【0154】所定長の音声データとは例えばRAM156などの容量によって決まるデータ長で、これは1つのまとまった編集データ(単一のテイク若しくは複数のテイクで構成される)である場合かあるいはこれより短い場合の双方が考えられる。

【0155】次に、読み出しポインタRの音声データはまだ存在するかがチェックされ(ステップ463)、ま20 だ音声データが存在するときは1編集データE1の終了とはならないため、RとWをそれぞれ更新して次の所定長のポインタまでシフトして、同様な書き込み処理が行われる(ステップ465,466)。

【0156】読み出しポインタRのデータが存在しなくなるまで音声データの重ね書きが行われると(ステップ463)、読み出しポインタRのデータエリアが空きエリアとして登録される(ステップ464)。つまり音声データS1のうち素材データN1のエリアが空きエリアとなる。空きエリアとなるとここに新たな音声データを記録できる。

【0157】1編集データであるE1の重ね書きが終了すると(ステップ465)、編集点Eの更新が行われる(ステップ467,468)。次の編集点はE2となる(図34参照)。この最適化後に重ね書きされる編集点E2の最終位置は最適化前の編集開始点I4には重ならないので、編集データE1と同じステップを通って素材データN2が最適化前の音声データS1のエリアに重ね書きされる。そして、編集点Eが更新されてE3となる。

【0158】編集点E3となっても退避された内容は存在しないが(ステップ456)、この新たな編集点E3にあって記録点ポインタWから所定長の音声データ(素材データN4に相当する)は、図33より明らかなように編集データとして使用されるがまだ実際の編集には使用されていないデータである。この場合にはステップ462に移って記録点ポインタWからの素材データN4がディスク300の空きエリアに退避される。これと同時に退避情報がRAM156に登録される。

【0159】そして、ステップ457で設定された編集 点E3に対応する素材データN3が記録点ポインタW (こ 50 れは編集点E3の先頭アドレス)から重ね書きされる。 編集点E3に関する素材データN3に関して最適化前の素 材データN4の位置に重ね書きが終わると編集点Eが再 び更新されてE4となる。

【0160】そうすると、ステップ456で編集データ E4が退避されていることが判るので今度はステップ4 58に移り、素材データN4に関する読み出しポインタ Rは上述した退避情報を用いて初期化、つまり編集点E 4の先頭アドレスに変更される。その後退避された素材 データN4は記録点ポインタRから重ね書きされる(ス テップ461)。

【0161】このとき、図33において素材データN2 の一部に最適化するための素材データ N4の一部が重な るが、この素材データN2のデータエリアは既に空きエ リアとして登録されているので (ステップ464)、素 材データN4に関する重ね書き処理には支障をきたさな ٧١°

【0162】以上のような最適化処理が音声データの退 避処理を伴いながら順次最終の編集データまで行われ (ステップ467) 、全編集データが終了することによ ってこの最適化処理フローが終了する。

[0163]

【発明の効果】以上説明したように、この発明では入出 力速度を変換するためのバッファメモリを用意し、通常 速度よりも速い速度でディスクへの書き込みと読み出し を行なうことによって同期再生、同期記録機能であるシ ンクレック機能を実現できる。

【0164】この場合、単一の光ピックアップ装置を使 用してもこのシンクレック機能を実現できるので装置の 簡略化、小型化それに伴うコストダウンを達成できる実 益を有する。したがって、この発明はディスク原盤を作 30 ローチャートである。 成するカッティング用グラスマスタリング装置などに適 用して極めて好適である。

【図面の簡単な説明】

【図1】グラスマスタリング装置の要部を示す系統図で ある。

【図2】ピックアップ系とヘッド系の概要を示す図であ

【図3】ディスクの断面図である。

【図4】その一部の断面図である。

【図5】絶対アドレスとデータとの関係を示す図であ る。

【図6】光ピックアップ装置の具体例を示す要部の斜視 図である。

【図7】データ収納筐体の一例を示す斜視図である。

【図8】 誤消去防止手段の要部断面図である。

【図9】 誤消去防止手段の一例を示す平面図である。

【図10】その裏面図である。

【図11】サブデータエリアの記録内容の一例を示す図 である。

【図12】ディスクレコーディング装置において使用さ 50 200 記録再生処理系

れる信号処理プロセッサの一例を示す系統図である。

【図13】プログラム再生モードの説明図である。

【図14】波形データの記録例を示す説明図である。

【図15】データビット表示例を示す説明図である。

【図16】データビット表示を実現するための表示エレ メント駆動回路の一例を示す系統図である。

【図17】ディスクレコーディング装置において使用さ れる記録再生処理部の一例を示す系統図である。

【図18】 レックモニタの説明図である。

【図19】レックモニタ動作の一例を示すフローチャー 10 トである。

【図20】ディスク上でのレックモニタ動作を説明する 図である。

【図21】クロック発生回路として使用できる可変発振 回路のブロック図である。

【図22】シンクレックの説明図である。

【図23】シンクレック動作の一例を示すフローチャー トである。

【図24】ディスクIDを登録するための一例を示すフ 20 ローチャートである。

【図25】編集データ等の記録例を示すフローチャート である。

【図26】同じく編集データ等の記録例を示すフローチ ャートである。

【図27】タイムコード変換例を示すフローチャートで

【図28】タイムコード変換の説明図である。

【図29】同じくタイムコード変換の説明図である。

【図30】ディスクチェックを行うための一例を示すフ

【図31】ディスクエラー発生後の処理の一例を示すフ ローチャートである。

【図32】波形データを記録するためのフローチャート である。

【図33】記録データの最適化処理の説明図である。

【図34】最適化処理のときに使用される編集データの 説明図である。

【図35】記録データの最適化処理の一例を示すフロー チャートである。

【図36】記録データの最適化処理の一例を示すフロー チャートである。

【図37】従来のグラスマスタリング装置のブロック図 である。

【符号の説明】

100 信号処理プロセッサ

110, 130 フェードコントロール回路

153 表示部

154 アラーム手段

181 表示エレメント

26

230 磁気ヘッド装置

260 誤消去防止手段

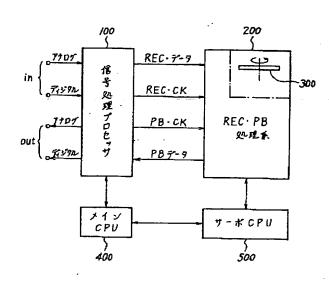
264 爪

266 位置決め片

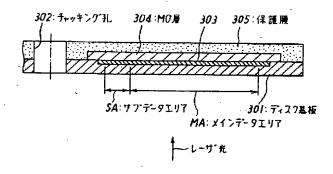
267 突起

【図1】

グラスマスタリング装置 10

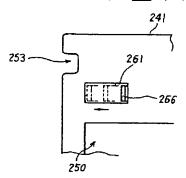


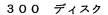
【図3】



【図9】

跃消去防止手段 <u>260</u> (平面)





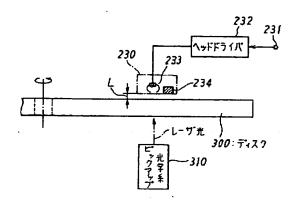
310 光ピックアップ装置

400 メインCPU

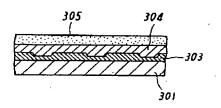
500 サーボCPU

700 可変発振回路

【図2】

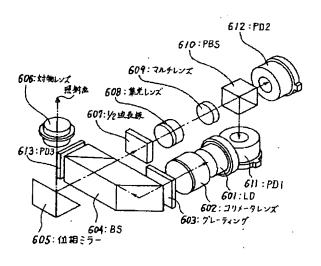


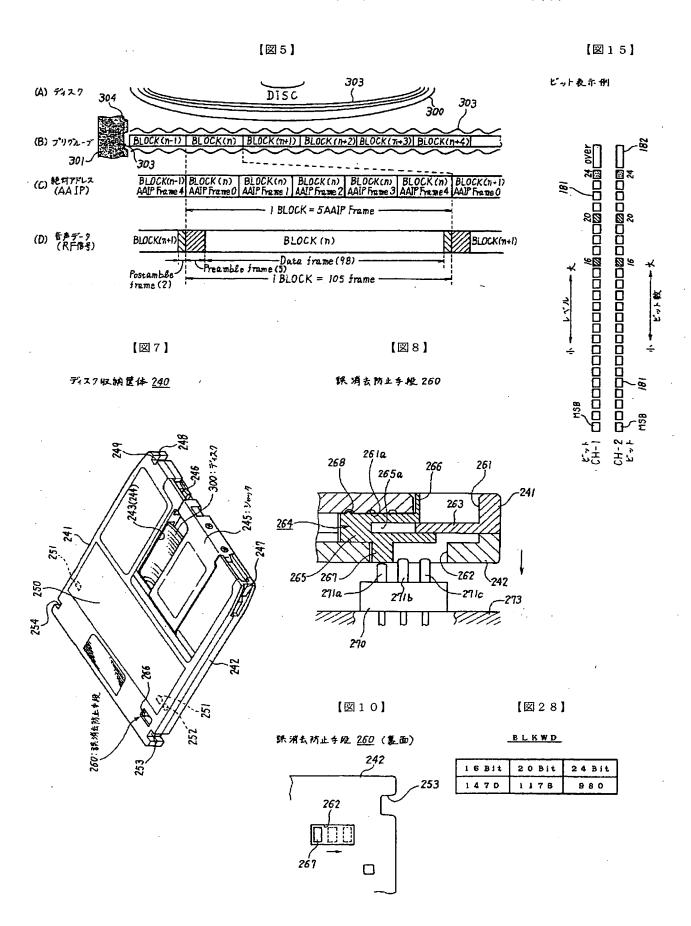
【図4】



【図6】

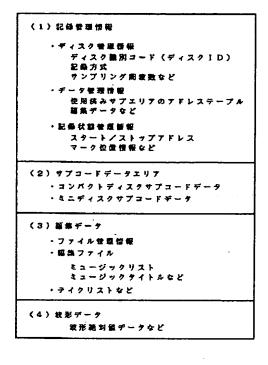
光ビックアップ 装置 310





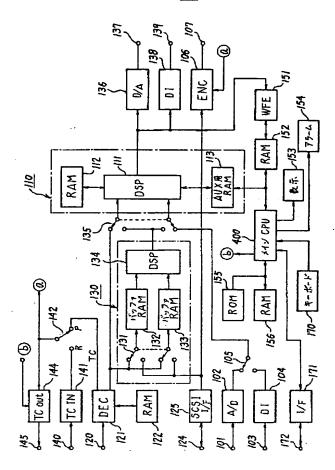
【図11】

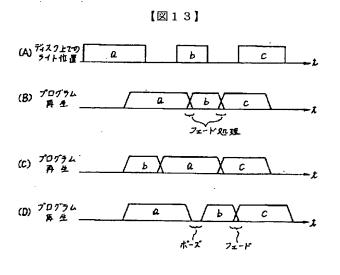
サアデータエリアの記録内容関

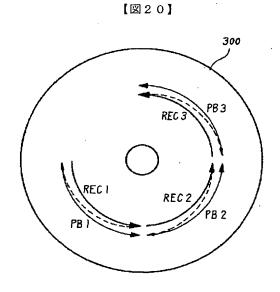


【図12】

信号処理プロセッサ 100







【図14】

元の音声データ

(A) Max7-9

max7-9

1 2 3 4 5 6 7 8 9

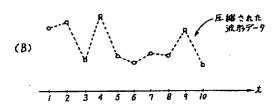
maz核出周期下

記錄開始

【図34】

塩気データ

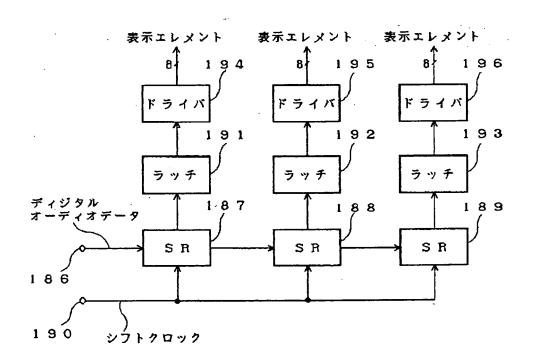
	第二 点	表的点	装了点
Ī	E 1	1.1	0 1
	B 2	12	02
	E 3	8 1	0.3
: → [E 4	14	0.4
	P 5	1.5	0.6
	E B	16	0.6
	•	•	•
Γ	•	•	•
ſ	•	•	



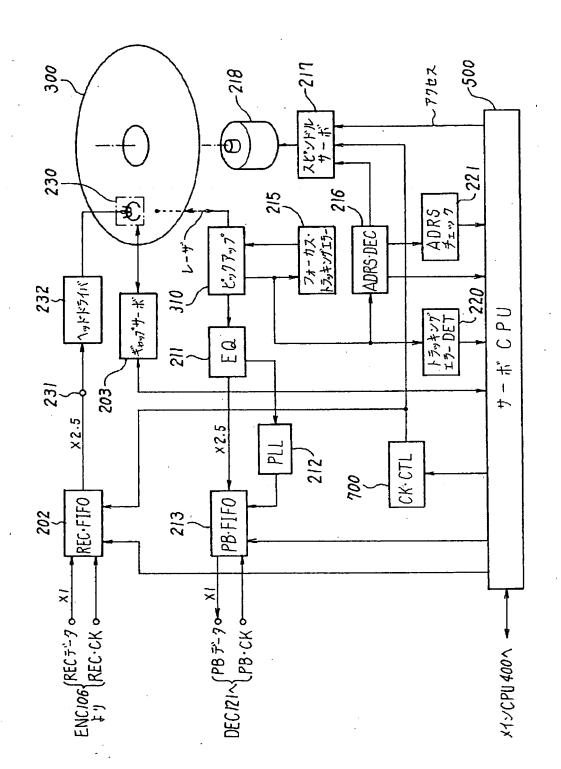
【図16】

記錄終了

表示エレメント駆動回路 185



【図17】 記錄再生処理系 <u>200</u>



【図18】 【図19】 レックモニタの説明 同時録再モー 3プロック分をメモリ202 3 5 1 -から読み出す 読み出された3プロック 352 分をディスク300上に 記錄 1~3 ヘッドを3プロックの記録 353 位置の先頭アドレスまで アクセス ê 3プロックをディスク300 354 から再生 (8) ディスクヘッライト (2.5ポル) 再生された3プロック分 355-をメモリ213に書き込む (4) エンコーケ出力 メモリ213から 読み出す 356 3 5 7 NO レックモニタ 終了? YES エンド

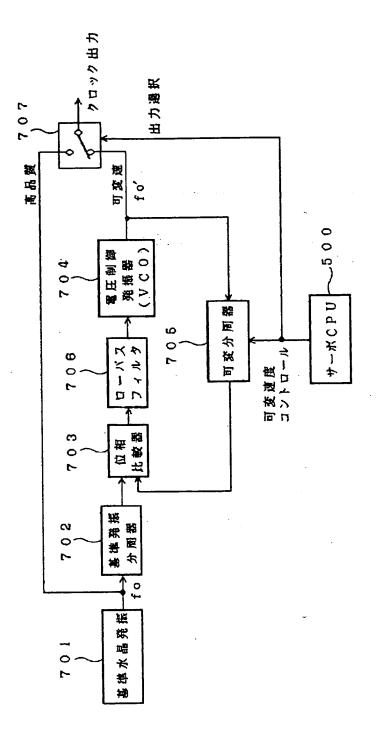
【図29.】

TCWD

	TC Pormat				
Sampling Freq.	SMPTB 30Hz	SMPTE 20.97Hz	EBU 25 Hz	FILM 24Hz	
48KHz	1600	1601.6	1920	2000	
44.1KHz	1470	1471.47	1764	1837.5	
44.056KHz	1468.581	1470	1762.238	1835.66	

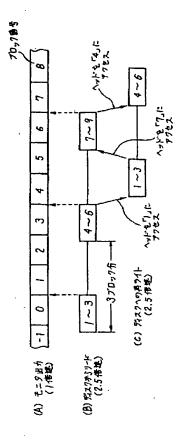
【図21】

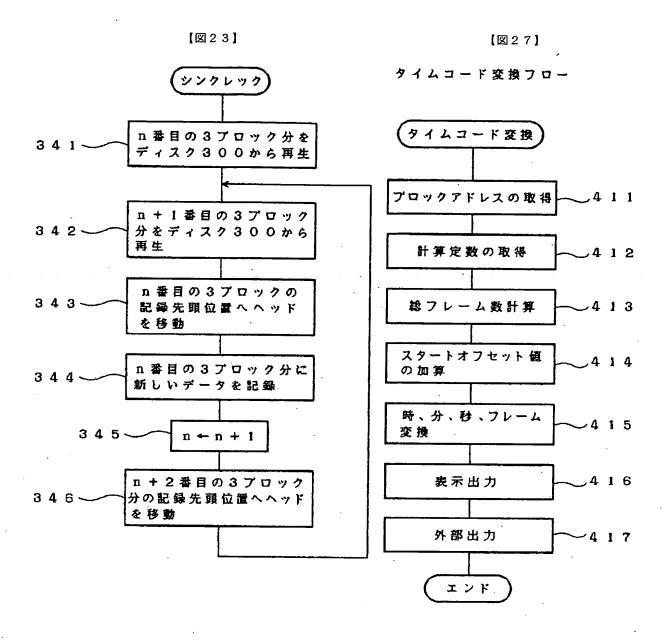
可変発振回路(クロック発生回路)700



【図22】

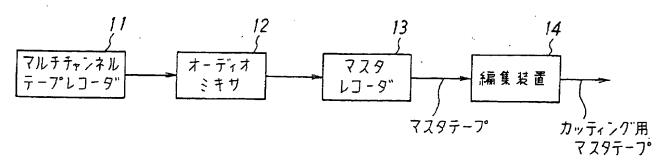
シンクレックの 説明



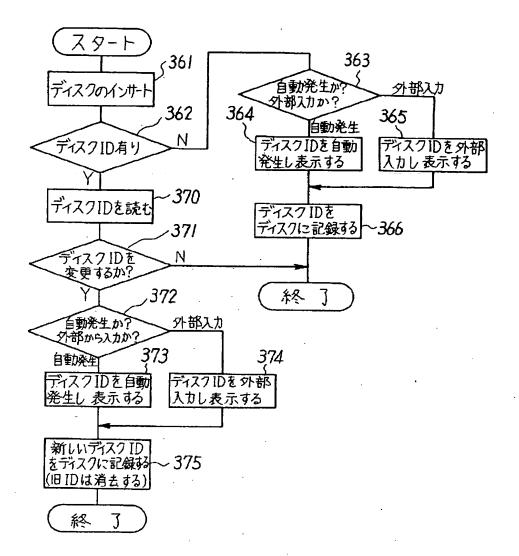


【図37】

<u>10</u>

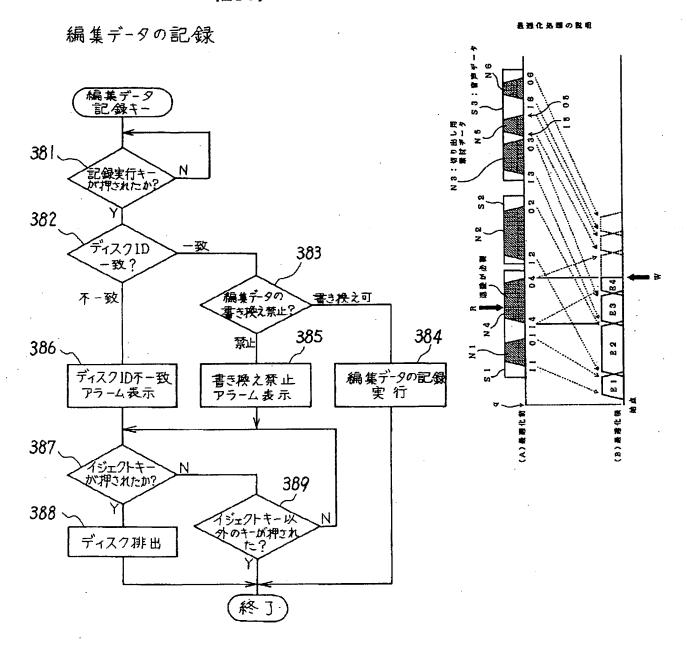


【図24】 ディスク ID のフロー



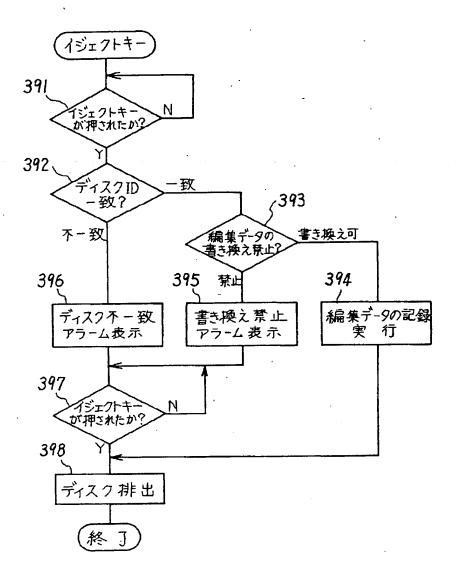
【図25】

【図33】



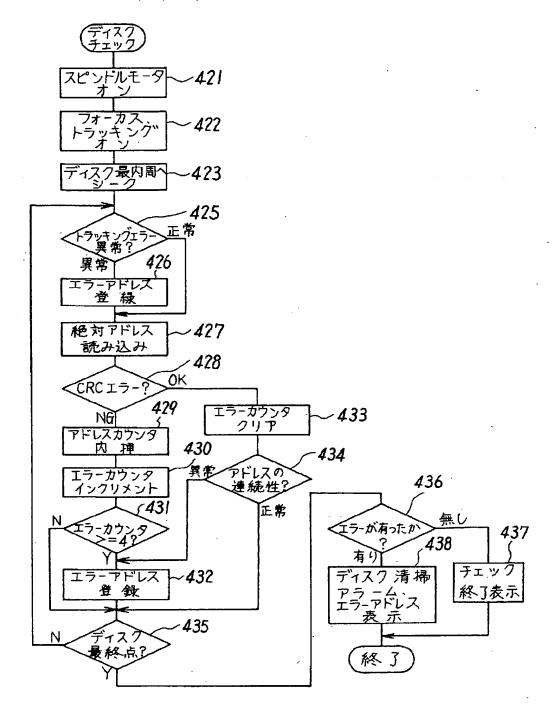
【図26】

編集データの記録

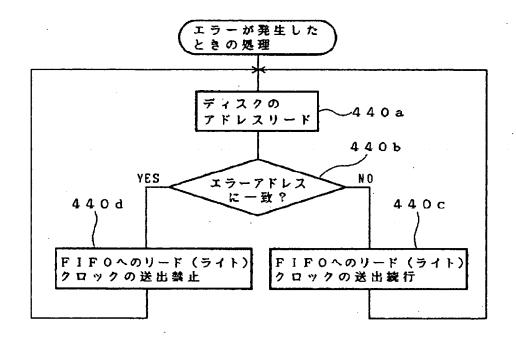


[図30]

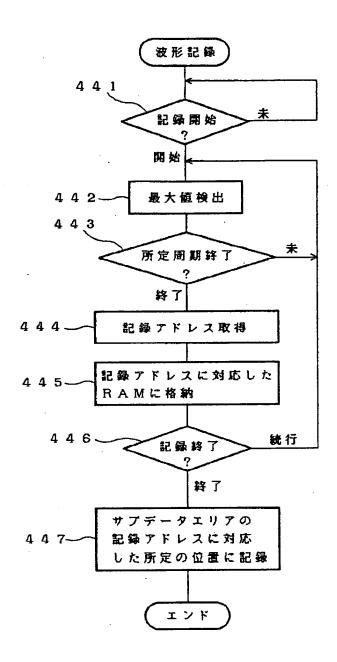
ディスク チェック フロー



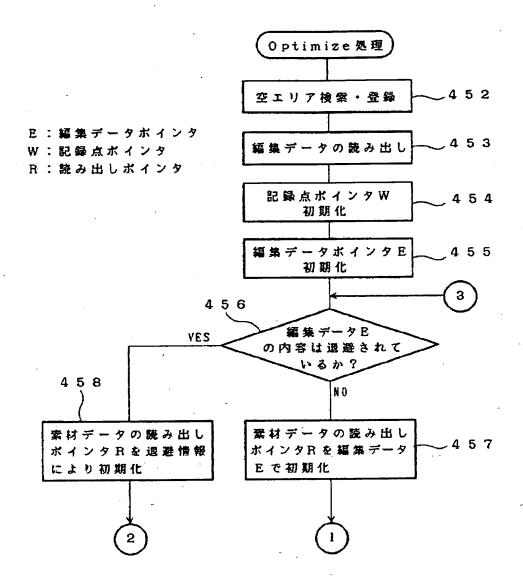
【図31】 ディスクエラー発生後の処理フロー



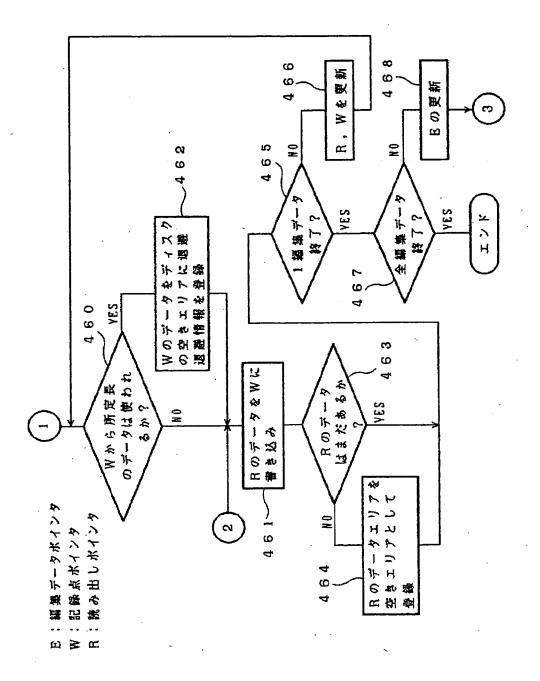
(図32) 波形記録フロー



【図35】 最適化処理フロー(その1).



【図36】 最適化処理フロー (その2)



フロントページの続き

(72)発明者 能代 照史

東京都品川区北品川6丁目7番35号 ソニ

一株式会社内